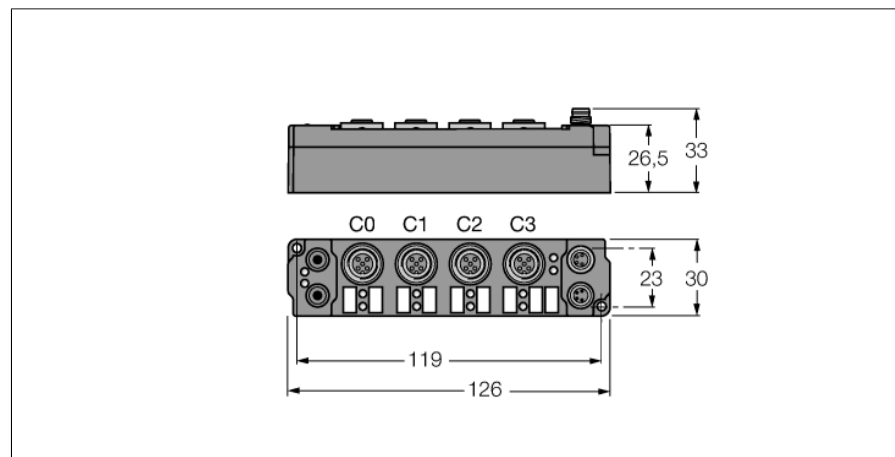


piconet rozšiřovací moduly pro IP-Link 4x analogový výstup 0...20 mA SNNE-04A-0009



- 4x analogový výstup 0(4)...20 mA
- přímé připojení IP-Link
- pouzdro vyztužené skleněnými vlákny
- zalitá elektronika
- kovové konektory
- stupeň krytí IP67

výstup M12 x 1

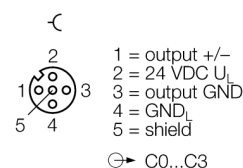
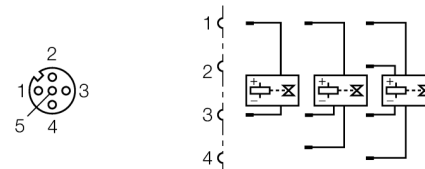
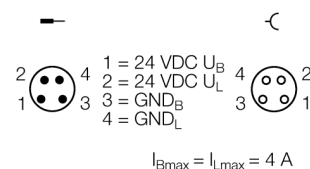


schéma zapojení - výstupy



Napájení M8 x 1



Typ	SNNE-04A-0009
ID č.	6824201
Počet kanálů	4
Napětí provozní/při zatížení	20...29 VDC
Provozní proud	≤ 40 mA
Délka LWL	≤ 15 m
Počet kanálů	4x analogový výstup 20 mA
Odpor zátěže	< 500 Ω
Potenciálové oddělení	kanály vůči napájecímu napětí
Čas převodu	< 3,5 ms
Relativní chyba měření	<± 0,3 % z rozsahu
Napájení akčního členu	z napájení zátěže
Rozměry	30 x 126 x 26.5 mm
Odolnost vůči vibracím	dle EN 60068-2-6
Odolnost vůči rázům	dle EN 60068-2-27
Elektromagnetická kompatibilita (EMC)	dle EN 61000-6-2/EN 61000-6-4
Stupeň krytí	IP67
Certifikáty	CE, cULus

LED

	LED designation	Status green	Status red	Function
IP-Link / module status	RUN / ERR (I/O)	flickers/ON	OFF	Receiving error-free IP-Link protocols
		flickers	flickers	Receiving faulty IP-Link protocols
		OFF	flickers	Receiving faulty IP-Link protocols / system fault
		OFF	ON	No receipt of IP-Link protocols / module error
Outputs	R / E (1...4)	OFF		No data transmission
		ON		Data transmission to D/A converter
			ON	No function (lights briefly in starting phase only)
Power supply	U _B	OFF		Operating voltage U _B < 18 VDC
		ON		Operating voltage U _B ≥ 18 VDC
	U _L	OFF		Load voltage U _L < 18 VDC
		ON		Load voltage U _L ≥ 18 VDC

Procesní data

Valid for the setting "Motorola format"

SBn: Status byte channel n
 CBn: Control byte channel n
 Chn D0: channel n,
 least significant data byte
 Chn D1: channel n,
 most significant data byte

	Address	Input data		Output data	
Pre-conditions	Word	High-Byte	Low-Byte	High-Byte	Low-Byte
Compact mapping: Starting with Ch0 D1 in "Low-Byte" word 0 all other bytes follow immediately. Only the user data are mapped (greyed in the table). Complex mapping: Data are mapped with control and status byte.	0	Ch0 D1	SB0	Ch0 D1	CB0
	1	SB1	Ch0 D0	CB1	Ch0 D0
	2	Ch1 D0	Ch1 D1	Ch1 D0	Ch1 D1
	3	Ch2 D1	SB2	Ch2 D1	CB2
	4	SB3	Ch2 D0	CB3	Ch2 D0
	5	Ch3 D0	Ch3 D1	Ch3 D0	Ch3 D1